



AALBORG UNIVERSITET

DIPLOMINGENIØR I ELEKTRONIK OG DATATEKNIK

DIPLOMINGENIØR
AALBORG

MODULER SOM INDGÅR I STUDIEORDNINGEN

INDHOLDSFORTEGNELSE

Teknologisk projektarbejde (P0) 2018/2019	3
Netværk og programmering (P1) 2018/2019	5
Imperativ programmering 2018/2019	7
Problembaseret læring i videnskab, teknologi og samfund 2018/2019	9
Lineær algebra 2018/2019	12
Netværksbaseret databehandling 2018/2019	14
Interaktionsdesign 2018/2019	16
Calculus 2018/2019	18
Struktureret systemudvikling 2018/2019	20
Mikroprocessor systemer 2018/2019	22
Lineære kredsløb 2018/2019	24
Beregningsteknik indenfor elektronikområdet 1 2018/2019	26
Indlejrede systemer - Arkitektur og software 2018/2019	29
Indlejrede realtidssystemer 2018/2019	31
Algoritmer 2018/2019	33
Operativsystemer, sprog og compilere 2018/2019	35
Beregningsteknik indenfor elektronikområdet 2 2018/2019	37
Komplekse distribuerede systemer 2018/2019	39
Signalbehandling 2018/2019	41
OOAD, test og verifikation 2018/2019	43
Netværksteknologier og distribuerede systemer 2018/2019	45
Diplomingeniørpraktik 2018/2019	47
Bachelorprojekt (diplom) 2018/2019	50
Statistik 2018/2019	52

TEKNOLOGISK PROJEKTARBEJDE (P0)

2018/2019

FORUDSÆTNINGER/ANBEFALEDE FORUDSÆTNINGER FOR AT DELTAGE I MODULET

Optagelse på 1. semester.

MODULETS INDHOLD, FORLØB OG PÆDAGOGIK

Formål:

Den studerende skal gennem modulet opnå viden om den problemorienterede og projektorgerede indlæringsform gennemført i grupper. Herudover skal studerende introduceres til problemstillinger og begreber inden for internetteknologier og computersystemer.

Indhold:

Projektgruppen skal udarbejde en rapport og en procesanalyse, deltage i en P0-erfaringsop-sam-ling samt deltage i et fremlæggelsesseminar, hvor projekt-grup-pens dokumenter diskuteres.

LÆRINGSMÅL

VIDEN

- forstå og gøre rede for de i projektet anvendte teorier og metoder
- beskrive typiske faser i et problembaseret projekt
- redegøre for organisering af gruppesamarbejde og samarbejde med vejledere

FÆRDIGHEDER

- beskrive, analysere og afgrænse en faglig relevant problemstilling
- opstille en problemformulering
- beskrive problemstillingen i et helhedsorienteret perspektiv
- formidle og forsvare projektets overvejelser, arbejdsresultater og arbejdsprocesser skriftligt, grafisk og mundtligt
- beskrive opnåede erfaringer med gruppens projektarbejde.

KOMPETENCER

- reflektere over gruppebaseret og individuel videnstilegnelse

UNDERVISNINGSFORM

Gruppeorganiseret projektarbejde evt. støttet af andre undervisningsformer jf. starten af kapitel 3.

EKSAMEN

PRØVER

Prøvens navn	Teknologisk projektarbejde (P0)
Prøveform	Mundtlig pba. projekt
ECTS	5
Bedømmelsesform	Bestået/ikke bestået
Censur	Intern prøve

Vurderingskriterier	Som angivet i Fællesbestemmelser for uddannelser http://www.tech.aau.dk/uddannelse/Studieadministration/
---------------------	---

FAKTA OM MODULET

Engelsk titel	Technological Teamwork (P0)
Modulkode	ESNITCB1P1
Modultype	Projekt
Varighed	1 semester
Semester	Efterår
ECTS	5
Tomplads	Ja
Undervisningssted	Campus Aalborg
Modulansvarlig	Ove Kjeld Andersen

ORGANISATION

Studienævn	Studienævnet for Elektronik og IT
Institut	Institut for Elektroniske Systemer
Fakultet	Det Tekniske Fakultet for IT og Design

NETVÆRK OG PROGRAMMERING (P1)

2018/2019

FORUDSÆTNINGER/ANBEFALEDE FORUDSÆTNINGER FOR AT DELTAGE I MODULET

Optagelse på 1. semester.

MODULETS INDHOLD, FORLØB OG PÆDAGOGIK

Formål:

Den studerende skal gennem modulet opnå viden om den problemorienterede og projektorgerede indlæringsform gennemført i grupper. Herudover skal studerende introduceres til problemstillinger og begreber inden for internetteknologier og computersystemer.

Indhold:

Projektgruppen skal udarbejde en rapport og en procesanalyse, deltage i en P0-erfaringsop-sam-ling samt deltage i et fremlæggelsesseminar, hvor projekt-grup-pens dokumenter diskuteres.

LÆRINGSMÅL

VIDEN

- forstå og gøre rede for de i projektet anvendte teorier og metoder
- beskrive typiske faser i et problembaseret projekt
- redegøre for organisering af gruppesamarbejde og samarbejde med vejledere

FÆRDIGHEDER

- beskrive, analysere og afgrænse en faglig relevant problemstilling
- opstille en problemformulering
- beskrive proble
- mstillingen i et helhedsorienteret perspektiv
- formidle og forsvare projektets overvejelser, arbejdsresultater og arbejdsprocesser skriftligt, grafisk og mundtligt
- beskrive opnåede erfaringer med gruppens projektarbejde.

KOMPETENCER

- reflektere over gruppebaseret og individuel videnstilegnelse

UNDERVISNINGSFORM

Gruppeorganiseret projektarbejde evt. støttet af andre undervisningsformer jf. starten af kapitel 3.

EKSAMEN

PRØVER

Prøvens navn	Netværk og programmering (P1)
Prøveform	Mundtlig pba. projekt
ECTS	10
Bedømmelsesform	7-trins-skala

Censur	Intern prøve
Vurderingskriterier	Som angivet i Fællesbestemmelser for uddannelser http://www.tech.aau.dk/uddannelse/Studieadministration/

FAKTA OM MODULET

Engelsk titel	Networks and Programming (P1)
Modulkode	ESNITCB1P2
Modultype	Projekt
Varighed	1 semester
Semester	Efterår
ECTS	10
Tomplads	Ja
Undervisningssted	Campus Aalborg
Modulansvarlig	Ove Kjeld Andersen

ORGANISATION

Studienævn	Studienævnet for Elektronik og IT
Institut	Institut for Elektroniske Systemer
Fakultet	Det Tekniske Fakultet for IT og Design

IMPERATIV PROGRAMMERING

2018/2019

MODULETS INDHOLD, FORLØB OG PÆDAGOGIK

Formål:

I dette kursus opnår den studerende indblik i grundlæggende begreber som algoritmer, datastrukturer og computerarkitekturer.

Begrundelse:

Computere er – uanset fagområde – et af de vigtigste værktøjer til problemløsning i dag. Den studerende skal derfor opnå et kendskab til datalogiske grundbegreber i så almen en form, at vedkommende bliver i stand til at løse problemer ved hjælp af imperative programmeringssprog.

LÆRINGSMÅL

VIDEN

Den studerende skal forstå grundbegreberne inden for følgende teorier og metoder:

- Udviklingsmiljø og kompilering
- Imperative principper
- Datatyper og variable
- Kontrolstrukturer
- Funktioner og procedurer
- Datastrukturer herunder arrays
- Input/output
- Sammensatte datastrukturer
- Simple algoritmer (f.eks. sortering og søgning)
- Basal test af programmer

FÆRDIGHEDER

Den studerende skal efter kurset være i stand til at:

- skrive, afvikle og teste programmer hvori de ovennævnte grundbegreber indgår i løsningen
- anvende korrekt fagterminologi

KOMPETENCER

- Den studerende kan efter kurset både selvstændigt og i samarbejde med andre implementere et imperativt program som løsning på en defineret opgave.

UNDERVISNINGSFORM

Jf. beskrivelsen i starten af kapitel 3.

EKSAMEN

PRØVER

Prøvens navn	Imperativ programmering
Prøveform	Skriftlig eller mundtlig
ECTS	5

Bedømmelsesform	Bestået/ikke bestået
Censur	Intern prøve
Vurderingskriterier	Som angivet i Fællesbestemmelser for uddannelser http://www.tech.aau.dk/uddannelse/Studieadministration/

FAKTA OM MODULET

Engelsk titel	Imperative programming
Modulkode	ESNEITB1K1F
Modultype	Kursus
Varighed	1 semester
Semester	Efterår
ECTS	5
Tomplads	Ja
Undervisningssted	Campus Aalborg
Modulansvarlig	Ove Kjeld Andersen

ORGANISATION

Studienævn	Studienævnet for Elektronik og IT
Institut	Institut for Elektroniske Systemer
Fakultet	Det Tekniske Fakultet for IT og Design

PROBLEMBASERET LÆRING I VIDENSKAB, TEKNOLOGI OG SAMFUND

2018/2019

MODULETS INDHOLD, FORLØB OG PÆDAGOGIK

Formål:

Kursets formål er at støtte de ingeniørstuderende, teoretisk såvel som praktisk i at planlægge og udføre et videnskabeligt problembaseret projektarbejde med samfundsmæssig relevans

I problembaseret læring tages der udgangspunkt i et virkeligt problem; dvs. at både problemet og potentielle løsninger er indlejret i en teknologisk og samfundsmæssig kontekst. At arbejde problemorienteret inden for Ingeniørvidenskaberne indebærer således identificering af relevante kontekstuelle sammenhænge, herunder menneskelige og samfundsmæssige behov, og inddragelse af disse i udviklingen af en problemløsning.

Problembaseret læring foregår som udgangspunkt i grupper, hvilket giver de bedste muligheder for at favne den kompleksitet, som arbejdet med virkelige problemer rummer både fagligt og kontekstuel. Samtidig vil problemfeltet være afgrænset under hensyntagen til projektenhedens mål og de ressourcer, der er til rådighed. I et problembaseret projektarbejde er det derfor centralt at udnytte og udvikle projektgruppens samlede kapacitet inden for samarbejde, læring og projektstyring; samtidigt med at den enkelte får mulighed for at udfolde og udvikle viden, færdigheder og kompetencer.

Indhold:

Kursets indhold er helhedsorienteret, idet det både sigter på den helhed projektgruppen udgør og den helhed de samfundsmæssige forhold udgør for projektet.

- Studieintroduktion og -teknik;
- Videnskabelig redelighed;
- Skriftlig og mundtlig formidling af projektsresultater.
- Erfaringsopsamling
- Projektplanlægning, inkl. projektstyring og –ledelse;
- Kommunikationen i og udad gruppen
- Læringsstile, teamroller og gruppedynamik;
- Kreativitet i projektarbejdet
- Konflikt håndtering;
- Faser i et problemorienteret projektarbejde fra initierende problem over problemanalyse til problemformulering;
- Teori om læreprocesser;
- Metoder til analyse og dokumentation af gruppens læreprocesser;
- Videnskabsteori;
- Sociologisk metode: kvalitative og kvantitative undersøgelsesmetoder;
- Tilgange til identifikation, analyse og vurdering af teknologiske problemstillinger og løsninger i relation til brugeren og det omgivende samfund med vægt på:
- Miljø, ressourceforbrug og socialt ansvar; herunder vurdering af miljø- og sundhedsbelastninger i et livscyklusperspektiv.
- Samfundsøkonomi; herunder forståelse af branchens samfundsøkonomiske udvikling og påvirkning.
- Kulturforståelse og interkulturelle processer; herunder forståelse af branchens ageren i globale produktkæder.

Politiske processer, magt og regulering; herunder forståelse af produktkrav påvirket af politiske initiativer og industriens motivation for at imødekomme og påvirke de politiske processer.

LÆRINGSMÅL

VIDEN

- redegøre for grundlæggende læringsteori;
- redegøre for teknikker til planlægning og styring af projektarbejde;
- redegøre for forskellige tilgange til problembaseret læring (PBL); herunder Aalborg modellens udgangspunkt i problemer, der indgår i en samfundsmæssig og/eller humanistisk sammenhæng.

Diplomingeniør i elektronik og datateknik

- redegøre for forskellige tilgange til identifikation, analyse og vurdering af ingeniørvidenskabelige problemstillinger og løsninger i et videnskabsteoretisk, etisk, og samfundsmæssigt perspektiv;
- redegøre for konkrete metoder til at udføre denne analyse og teknologivurdering.

FÆRDIGHEDER

- planlægge og styre et problembaseret studieprojekt;
- analysere projektgruppens organisering af gruppesamarbejdet, med henblik på at identificere stærke og svage sider, og på den baggrund komme med forslag til, hvordan samarbejdet i fremtidige grupper kan forbedres;
- reflektere over årsager til og anvise mulige løsninger på eventuelle gruppekonflikter;
- analysere og vurdere egen studieindsats og læring, med henblik på at identificere stærke og svage sider, og der ud fra overveje videre studieforbud og studieindsats;
- reflektere over de anvendte metoder i et videnskabsteoretisk perspektiv
- reflektere over hvorledes ingeniørvidenskab er påvirket af og i sig selv påvirker menneskers og samfunds udvikling
- udpege relevante fokusområder, begreber og metoder til at vurdere og udvikle løsninger under hensynstagen til de samfundsmæssige og humanistiske sammenhænge i hvilke løsningen skal indgå herunder brugerinddragelse, interessentanalyse og miljøregulering.

KOMPETENCER

- indgå i et teambaseret projektarbejde;
- formidle et projektarbejde;
- reflektere og udvikle egen læring bevidst;
- indgå i og optimere kollaborative læreprocesser;
- reflektere over sit professionelle virke i relation til det omgivende samfund;
- Forholde sig til de komplekse sociale og miljømæssige konsekvenser, der er forbundet med anvendelse af teknologiske løsninger
- Give et kvalificeret svar på, hvorvidt en løsning er menneskeligt eller samfundsmæssigt nyttig.

UNDERVISNINGSFORM

Kurset er organiseret som et mix af forelæsninger, seminarer, workshops, gruppekonsultation og selvstudie.

EKSAMEN

PRØVER

Prøvens navn	Problembaseret læring i videnskab, teknologi og samfund
Prøveform	Skriftlig eller mundtlig
ECTS	5
Bedømmelsesform	Bestået/ikke bestået
Censur	Intern prøve
Vurderingskriterier	Som angivet i Fællesbestemmelser for uddannelser http://www.tech.aau.dk/uddannelse/Studieadministration/

YDERLIGERE INFORMATIONER

Grupperne vil i relation til P1 projektet skulle anvende begreber og værktøjer til problembaseret projektledelse og skal i en skriftlig procesanalyse for hhv. P0 og P1 reflektere over den problembaserede læring for gruppen. Det kontekstuelle perspektiv i forhold til videnskab, teknologi og samfund betyder, at de studerende i deres P1 projekt arbejder med metoder til at forstå problemer og vurdere og udvikle løsninger under hensynstagen til de samfundsmæssige og humanistiske sammenhænge i hvilke disse indgår. Disse projektaktiviteter vil i forløbet blive vurderet og kommenteret af konsulenter fra PV-gruppen af undervisere med henblik på at sikre sammenhæng imellem kurset og projektarbejdet.

Kurset skaber endvidere grundlaget for at de studerende i P2-projektenheden opdyrker kompetence i at inddrage relevante humanistiske og samfundsmæssige forhold i udvikling af ingeniørvidenskabelige løsninger. Dette vil blive understøttet af PV-bivejledning med vægt på det kontekstuelle perspektiv. I P2 følges udviklingen inden for

problembaseret læring op ved konsultation for at understøtte at de tillærte kompetencer bliver en forankret del af projektarbejdet.

FAKTA OM MODULET

Engelsk titel	Problem Based Learning in Science, Technology and Society
Modulkode	ESNEITB1K2F
Modultype	Kursus
Varighed	1 semester
Semester	Efterår
ECTS	5
Undervisningssprog	Dansk
Tomplads	Ja
Undervisningssted	Campus Aalborg
Modulansvarlig	Ove Kjeld Andersen

ORGANISATION

Studienævn	Studienævnet for Elektronik og IT
Institut	Institut for Elektroniske Systemer
Fakultet	Det Tekniske Fakultet for IT og Design

LINEÆR ALGEBRA

2018/2019

MODULETS INDHOLD, FORLØB OG PÆDAGOGIK

LÆRINGSMÅL

VIDEN

- skal have viden om definitioner, resultater og teknikker indenfor teorien for lineære ligningssystemer
- skal have kendskab til lineære transformationer og deres sammenhæng med matricer
- skal have viden om computerværktøjet MATLAB og dets anvendelse indenfor lineær algebra
- skal have kendskab til simple matrixoperationer
- skal have kendskab til invertibel matrix og invertibel lineær afbildning
- skal have kendskab til vektorrummet R^n og underrum deraf
- skal have kendskab til lineær afhængighed og uafhængighed af vektorer, samt dimension og basis for underrum
- skal have kendskab til determinant for matricer
- skal have kendskab til egenværdier og egenvektorer for matricer og deres anvendelse
- skal have kendskab til projektioner og ortonormale baser
- skal have viden om første ordens differentiallyigninger, samt om systemer af lineære differentiallyigninger

FÆRDIGHEDER

- skal kunne anvende teori og regneteknik for lineære ligningssystemer til at afgøre løsbare, og til at bestemme fuldstændige løsninger og deres struktur
- skal kunne repræsentere lineære ligningssystemer ved hjælp af matrixligninger, og omvendt
- skal kunne bestemme og anvende reduceret echelonform af en matrix
- skal kunne anvende elementære matricer i forbindelse med Gauss-elimination og inversion af matricer
- skal kunne afgøre lineær afhængighed eller lineær uafhængighed af små systemer af vektorer
- skal kunne bestemme dimension af og basis for underrum
- skal kunne bestemme matrix for en givet lineær afbildning, og omvendt
- skal kunne løse simple matrixligninger
- skal kunne beregne invers af små matricer
- skal kunne bestemme dimension af og basis for nulrum og søjlerum
- skal kunne beregne determinanter og kunne anvende resultatet af beregningen
- skal kunne beregne egenværdier og egenvektorer for simple matricer
- skal kunne afgøre, om en matrix er diagonaliserbar, og i bekræftende fald gennemføre en diagonalisering, for simple matricer
- skal kunne beregne den ortogonale projektion på et underrum af R^n
- skal kunne løse separable og lineære første ordens differentiallyigninger, generelt, og med begyndelsesbetingelser

KOMPETENCER

- skal udvikle og styrke sit kendskab til, forståelse af, og anvendelse af matematiske teorier og metoder indenfor andre fagområder
- skal ud fra givne forudsætninger kunne ræsonnere og argumentere med matematiske begreber indenfor lineær algebra

UNDERVISNINGSFORM

Forelæsninger med tilhørende opgaveregning

EKSAMEN

PRØVER

Prøvens navn	Lineær algebra
Prøveform	Skriftlig eller mundtlig
ECTS	5
Bedømmelsesform	7-trins-skala
Censur	Intern prøve
Vurderingskriterier	Som angivet i Fællesbestemmelser for uddannelser http://www.tech.aau.dk/uddannelse/Studieadministration/

FAKTA OM MODULET

Engelsk titel	Linear algebra
Modulkode	ESNEITB1K3F
Modultype	Kursus
Varighed	1 semester
Semester	Efterår
ECTS	5
Tomplads	Ja
Undervisningssted	Campus Aalborg
Modulansvarlig	Ove Kjeld Andersen

ORGANISATION

Studienævn	Studienævnet for Elektronik og IT
Institut	Institut for Elektroniske Systemer
Fakultet	Det Tekniske Fakultet for IT og Design

NETVÆRKSBASERET DATABEHANDLING

2018/2019

FORUDSÆTNINGER/ANBEFALEDE FORUDSÆTNINGER FOR AT DELTAGE I MODULET

Gennemført 1. semester

MODULETS INDHOLD, FORLØB OG PÆDAGOGIK

Formål:

De studerende skal gennem teoretisk og praktisk arbejde med en udvalgt problemstilling tilegne sig viden indenfor det ingeniørfaglige område: internetteknologier og computersystemer. De studerende skal, ved brug af relevante metoder, dokumentere at den pågældende problemstilling indgår i relevante samfundsmæssige sammenhænge. Problemstillingen analyseres gennem nedbrydning i delproblemer med henblik på at formulere en teknisk problemstilling, der kan løses ved brug af et netværksbaseret system. Den samlede løsning vurderes til sidst i den relevante samfundsmæssige kontekst.

I forhold til 1. semester fokuseres der på dette semester i højere grad på et system bestående af flere enheder, der kommunikerer med hinanden og som har eksterne grænseflader. Herudover skal modulet hjælpe den studerende med at få etableret en solid forståelse af og erfaring med struktureret systemudvikling, hvori der indgår analyse, design, implementering og test. Det udviklede system skal også omfatte en enkel brugergrænseflade.

LÆRINGSMÅL

VIDEN

- have viden om teorier og metoder vedr. socket programmering på embedded systemer
- have kendskab til anerkendte principper for dokumentation af programmer og netværksbaserede løsninger
- kunne redegøre for principper for opbygning af menneske-maskine interfaces
- udvise kendskab til teori og metode i et omfang, så der kan redegøres og argumentere for projektets teori og metode; herunder både valg og fravalg.
- beherske den relevante fagterminologi

FÆRDIGHEDER

- være i stand til at identificere, analysere, formulere og bearbejde problemstillinger inden for fagområdet ved brug af kontekstuelle og tekniske analysemetoder
- være i stand til, på baggrund af ovenstående, at kunne opstille en kravspecifikation og med udgangspunkt heri kunne teste det færdige system og afgøre om kravspecifikationen er overholdt
- kunne nedbryde den givne problemstilling i et antal delproblemer og vise en systematisk behandling af disse.
- have færdigheder til at planlægge hvordan de enkelte delproblemer kan distribueres i et netværksbaseret system.
- kunne implementere dele af den valgte løsningsmodel på indlejrede systemer.
- være i stand til at implementere interfaces til relevante eksterne grænseflader.
- kunne opstille krav til og implementere en enkel brugergrænseflade som understøtter projektet.
- være i stand til at opstille en valideringsplan samt testprocedurer for de enkelte delsystemer samt det samlede system.
- kunne gennemføre en metodisk og konsekvent faglig vurdering af de opnåede resultater og disses pålidelighed og gyldighed.
- kunne formidle viden og færdigheder med korrekt brug af fagterminologi, mundtligt såvel som skriftligt igennem en projektrapport
- kunne analysere og modellere egen læreproces under inddragelse af relevante analysemetoder og erfaringer fra P0 og P1.
- være i stand til at analysere en teknisk-naturvidenskabelig problemstilling under hensynstagen til teknologiske og samfundsmæssige sammenhænge, og kunne vurdere de teknologiske og samfundsmæssige konsekvenser af foreslåede problemløsninger.

KOMPETENCER

- have opnået evnen til, på egen hånd og i grupper, at planlægge, strukturere, gennemføre og reflektere over et projekt, som tager udgangspunkt i en samfunds- eller erhvervmæssig relevant problemstilling, og hvori internetteknologier og computersystemer indgår som centrale elementer
- have opnået evnen til, på egen hånd og i grupper, at indhente den fornødne viden af samfundsmæssig såvel som teknisk karakter, og være i stand til at formulere modeller af afgrænsede dele af virkeligheden på et sådant abstraktionsniveau, at modellerne kan anvendes i design, implementering og test af et samlet system der skal leve op til givne krav
- være i stand til at bedømme og tage ansvar for naturvidenskabelige og tekniske løsninger i et samfundsmæssigt perspektiv.
- kunne generalisere og perspektivere erfaringerne med projektplanlægning og samarbejde med henblik på det videre studieforløb

UNDERVISNINGSFORM

Projektarbejde suppleret med studiekredse, forelæsninger, o.l. Projektgruppen skal udarbejde en rapport og en procesanalyse

EKSAMEN

PRØVER

Prøvens navn	Netværksbaseret databehandling
Prøveform	Mundtlig pba. projekt
ECTS	15
Bedømmelsesform	7-trins-skala
Censur	Ekstern prøve
Vurderingskriterier	Som angivet i Fællesbestemmelser for uddannelser http://www.tech.aau.dk/uddannelse/Studieadministration/

FAKTA OM MODULET

Engelsk titel	Network Based Data Processing
Modulkode	ESNITCB2P1
Modultype	Projekt
Varighed	1 semester
Semester	Forår
ECTS	15
Tomplads	Ja
Undervisningssted	Campus Aalborg
Modulansvarlig	Ove Kjeld Andersen

ORGANISATION

Studienævn	Studienævnet for Elektronik og IT
Institut	Institut for Elektroniske Systemer
Fakultet	Det Tekniske Fakultet for IT og Design

INTERAKTIONSDESIGN

2018/2019

FORUDSÆTNINGER/ANBEFALEDE FORUDSÆTNINGER FOR AT DELTAGE I MODULET

All course and project-modules on the 1st semester must have been followed by the student.

MODULETS INDHOLD, FORLØB OG PÆDAGOGIK

LÆRINGSMÅL

VIDEN

- The iterative process of interaction design (different life cycle models) (**application**)
- User centered methods for design (**application**)
- Methods for user tests (**application**)
- Conceptualizing interaction (**understanding**)
- Characterize users and their needs, preferences and capabilities (**understanding**)
- Conceptual design and using prototypes in design (**application**)
- Data gathering (**application**)
- Data analysis and interpretation: (**application**)
 - Qualitative (identifying recurring patterns and themes, categorizing data, looking for critical incidence etc.)
 - Quantative analysis including basic descriptive statistics, measures of central tendency (mean, median and mode) and variability (standard deviation and variance)
- Graphical data representation (**knowledge**)
- Physical computing (i.e., designing interfaces which go beyond the traditional graphical user interfaces) from a designer perspective (**understanding**)
- The concept of designing and building lo-fi and hi-fi prototypes as an integral part of the interactive design process and to evaluate these in user tests (**understand/apply**)
- **Applying** usability test design of goals and principles such as user friendliness, learnability, likeability, sociability, playability etc. using both:
 - Empirical methods (focus group, questionnaires, interviews, observation, case studies, field studies etc.)
 - Theoretical methods (cognitive walkthroughs, task analysis, heuristic evaluation etc.)
- **Understanding** techniques processes and issues involved in creating successful physical and virtual interfaces
- **Understanding** and **applying** principles and goals for the interaction design of physical and virtual interfaces: Affordances, constraints, mapping, causality, feedback, modes etc.

FÆRDIGHEDER

- Design (**apply**) solutions to simple interaction design related problems, including uses in the process
- **Understanding** and **applying** how to perform user evaluations
- Ability to demonstrate (**application**) the concept behind their interface design through conceptual models and sensor data mapping

KOMPETENCER

- **Analyse** needs of different target groups
- **Compare** different user-centred evaluation methods, on a level to decide which of them are applicable and suitable for certain evaluations. **Apply** and **evaluate** selected user-centered evaluation methods
- **Apply** the iterative method for interaction design

EKSAMEN

PRØVER

Prøvens navn	Interaktionsdesign
Prøveform	Skriftlig eller mundtlig
ECTS	5
Bedømmelsesform	Bestået/ikke bestået
Censur	Intern prøve
Vurderingskriterier	Som angivet i Fællesbestemmelser for uddannelser http://www.tech.aau.dk/uddannelse/Studieadministration/

FAKTA OM MODULET

Engelsk titel	Interaction Design
Modulkode	ESNITCB2K1F
Modultype	Kursus
Varighed	1 semester
Semester	Forår
ECTS	5
Tomplads	Ja
Undervisningssted	Campus Aalborg
Modulansvarlig	Ove Kjeld Andersen

ORGANISATION

Studienævn	Studienævnet for Elektronik og IT
Institut	Institut for Elektroniske Systemer
Fakultet	Det Tekniske Fakultet for IT og Design

CALCULUS

2018/2019

FORUDSÆTNINGER/ANBEFALEDE FORUDSÆTNINGER FOR AT DELTAGE I MODULET

Modulet bygger videre på viden opnået i lineær Algebra fra 1. semester

MODULETS INDHOLD, FORLØB OG PÆDAGOGIK

LÆRINGSMÅL

VIDEN

- reelle funktioner af to og flere variable
- Taylors formel samt Taylor rækker
- Komplekse tal og rødder i polynomier
- Den komplekse eksponentialfunktion hyperbolske funktioner samt deres relation til trigonometriske funktioner
- Laplace-transformationer og deres anvendelse i forbindelse med løsning af differentialligninger

FÆRDIGHEDER

- approksimere funktioner vha. Taylor rækker
- differentiation af funktioner af flere variable (herunder sammensatte funktioner) samt have en geometrisk forståelse heraf
- løse inhomogene anden-ordens lineære differentialligninger

KOMPETENCER

- lineære differentialligninger med konstante koefficienter
- koblede første ordens lineære differentialligninger
- inhomogene anden ordens lineære differentialligninger
- give en geometrisk beskrivelse af reelle funktion af 2 og 3 variable

UNDERVISNINGSFORM

Forelæsninger med tilhørende opgaveregning

EKSAMEN

PRØVER

Prøvens navn	Calculus
Prøveform	Skriftlig eller mundtlig
ECTS	5
Bedømmelsesform	7-trins-skala
Censur	Intern prøve
Vurderingskriterier	Som angivet i Fællesbestemmelser for uddannelser http://www.tech.aau.dk/uddannelse/Studieadministration/

FAKTA OM MODULET

Engelsk titel	Calculus
Modulkode	ESNEITB2K2F
Modultype	Kursus
Varighed	1 semester
Semester	Forår
ECTS	5
Tomplads	Ja
Undervisningssted	Campus Aalborg
Modulansvarlig	Ove Kjeld Andersen

ORGANISATION

Studienævn	Studienævnet for Elektronik og IT
Institut	Institut for Elektroniske Systemer
Fakultet	Det Tekniske Fakultet for IT og Design

STRUKTURERET SYSTEMUDVIKLING

2018/2019

FORUDSÆTNINGER/ANBEFALEDE FORUDSÆTNINGER FOR AT DELTAGE I MODULET

Modulet bygger videre på viden opnået i projektet på 1. semester.

MODULETS INDHOLD, FORLØB OG PÆDAGOGIK

Formål:

At give den studerende kendskab til gængse udviklingsmetodikker, der anvendes til at strukturere et udviklingsforløb, som omfatter elektroniske komponenter og/eller software. Her i indgår metoder til analyse af krav, system definition, nedbrydning af systemet i delsystemer, metoder til fastlæggelse af grænseflader samt test og verifikation af det etablerede system. Kurset afvikles i tæt tilknytning til semestrets projektmodul bl.a. ved at kursusøvelserne tager udgangspunkt i det valgte projekt.

LÆRINGSMÅL

VIDEN

- kunne redegøre for og skelne mellem forskellige udviklingsmodeller
- kunne redegøre for sammenhængen mellem en udviklingsproces og tidsplanlægning
- kunne redegøre for designmetoder til både hardware og softwareudvikling
- kunne forklare betydningen af en krav-analyse og specifikation for et udviklingsforløb
- kunne forklare interaktion mellem system og eksterne aktører
- kunne identificere og klassificere generelle grænseflader, f.eks. med henblik på genbrugelighed af grænseflader
- kunne skelne mellem prototype implementation, emulering og simulering
- kunne redegøre for black- og whitebox testmetoder

FÆRDIGHEDER

- kunne udforme og gennemføre et struktureret udviklingsforløb
- kunne beskrive og redegøre for en struktureret kravsanalyse og specifikation, f.eks. ved brug af UML use cases
- kunne udarbejde verificerbare krav til system og delsystem
- kunne opstille og argumentere for interne og eksterne grænseflader
- kunne planlægge og gennemføre test samt evaluering af delsystemer og det samlede system

KOMPETENCER

- være i stand til at definere et system, nedbrydelse i delsystemer samt integration af delsystemer
- være i stand til at vurdere og perspektivere system verifikation i forhold til systemkrav

UNDERVISNINGSFORM

Kurset er baseret på forelæsninger med øvelser der tager udgangspunkt i de studerendes semesterprojekt. Derudover kan der arrangeres workshops med oplæg fra studerende, forskere og eksterne personer f.eks. fra industrien.

EKSAMEN

PRØVER

Prøvens navn	Struktureret systemudvikling
--------------	------------------------------

Prøveform	Skriftlig eller mundtlig
ECTS	5
Bedømmelsesform	Bestået/ikke bestået
Censur	Intern prøve
Vurderingskriterier	Som angivet i Fællesbestemmelser for uddannelser http://www.tech.aau.dk/uddannelse/Studieadministration/

FAKTA OM MODULET

Engelsk titel	Structured System Development
Modulkode	ESNEITB2K3F
Modultype	Kursus
Varighed	1 semester
Semester	Forår
ECTS	5
Tomplads	Ja
Undervisningssted	Campus Aalborg
Modulansvarlig	Ove Kjeld Andersen

ORGANISATION

Studienævn	Studienævnet for Elektronik og IT
Institut	Institut for Elektroniske Systemer
Fakultet	Det Tekniske Fakultet for IT og Design

MIKROPROCESSOR SYSTEMER

2018/2019

MODULETS INDHOLD, FORLØB OG PÆDAGOGIK

Formål:

De studerende skal opnå forståelse af konstruktion af mindre computersystemer baseret på grundlæggende digitale komponenter, samt metoder til udvikling af dertil hørende system- og applikationsprogrammel.

LÆRINGSMÅL

VIDEN

- forståelse af opbygning af mikroprocessorer
- viden om enheder der indgår i mindre computersystemer
- viden om enhedernes elektrisk opkobling og styresignaler
- overblik over programmering af enhederne
- forståelse af hensigtsmæssig opbygning af software
- viden om systematisk fejlfinding og verifikation af hardware og software

FÆRDIGHEDER

- er i stand til at designe og implementere et mikroprocessorsystem
- kan analysere og udvælge komponenter
- kan designe og implementere software
- er i stand til at definere hensigtsmæssige grænseflader for såvel hardware som software
- kan foretage teoretiske analyser, beregninger og simuleringer
- kan gennemføre og dokumentere målinger på det udviklede system
- er i stand til at forklare sammenhæng mellem teoretiske analyser, beregninger, simuleringer og måleresultater

KOMPETENCER

Der tages udgangspunkt i et konkret logisk problemkompleks hvis løsning kræver anvendelse af en mikroprocessor med interface til omgivelserne. Projektet kommer herved til at omfatte:

- En analyse af problemstillingen som munder ud i en problemformulering som igen kan danne grundlag for en prototype definition
- Problemnedbrydning i mindre overskuelige delproblemer hvis løsninger skal findes gennem anvendelse af udvalgt hardware og programmel på mikroprocessoren
- Design af hardware løsninger til ønsket funktionalitet ved beregninger, simuleringer og implementation
- Design af softwareløsninger til ønskede funktionaliteter og sammenbinding af disse gennem programmelkonstruktion som kommunikerer med omverdenen
- Teoretiske analyser, beregninger og simuleringer kontrolleres ved hjælp af relevante målinger og dokumenteres ved en accepttest,

UNDERVISNINGSFORM

Projektarbejde suppleret med studiekredse, forelæsninger, o.l. Projektgruppen skal udarbejde en rapport.

EKSAMEN

PRØVER

Prøvens navn	Mikroprocessor systemer
Prøveform	Mundtlig pba. projekt

ECTS	15
Bedømmelsesform	7-trins-skala
Censur	Intern prøve
Vurderingskriterier	Som angivet i Fællesbestemmelser for uddannelser http://www.tech.aau.dk/uddannelse/Studieadministration/

FAKTA OM MODULET

Engelsk titel	Microprocessor Systems
Modulkode	ESNITCB3P1
Modultype	Projekt
Varighed	1 semester
Semester	Efterår
ECTS	15
Tomplads	Ja
Undervisningssted	Campus Aalborg
Modulansvarlig	Ove Kjeld Andersen

ORGANISATION

Studienævn	Studienævnet for Elektronik og IT
Institut	Institut for Elektroniske Systemer
Fakultet	Det Tekniske Fakultet for IT og Design

LINEÆRE KREDSLØB

2018/2019

MODULETS INDHOLD, FORLØB OG PÆDAGOGIK

Formål:

At give den studerende forståelse af sammenhængen mellem strøm og spænding for de mest almindelige elektriske komponenter, af opstilling af ligninger for elektriske kredsløb baseret på disse sammenhænge, samt for løsning af kredsløbs-differentialligninger ved hjælp af Laplace-transformation for derigennem at beskrive tidslig opførsel af basale elektriske kredsløb

LÆRINGSMÅL

VIDEN

- viden om basale elektriske komponenter og relevante teorier, så som Ohms lov samt Kirchoffs love, således at de opnår forståelse af lineære elektriske kredsløbs indeholdende:
 - afhængige kilder
 - resistive, kapacitive og induktive komponenter
 - ideelle operationsforstærkere
 - simple transducere
- De studerende skal tilegne sig viden om tidsafhængige kredsløb af 1. og 2. orden, samt 1. ordens differentiaalligninger
- De studerende skal opnå forståelse af komplekse tal og deres anvendelse inden for elektriske kredsløb, i form af impedansbegrebet.
- De studerende skal tilegne sig viden om grundlæggende filtertyper og deres anvendelse
- De studerende skal tilegne sig viden om grundlæggende tilbagkoblingsprincipper, således at de opnår en forståelse af relevante begreber, teorier og metoder for tilbagekoblede systemer, herunder stabilitet
- De studerende skal opnå forståelse af simple lineære dynamiske systemer og deres karakteristika.

FÆRDIGHEDER

- De studerende skal kunne anvende relevante beregningsmetoder til analyse og design af elektriske kredsløb, herunder brugen af:
 - ækvivalente kredsløb (f.eks. Thevenin-ækvivalent)
 - superpositionsprincippet
- De studerende skal kunne anvende Laplace-transformation på kredsløb og kunne beskrive kredsløb i såvel tids- som frekvensdomæne
- De studerende skal kunne opstille og anvende billedkredsløb til frekvensanalyse af elektriske kredsløb, herunder opstilling til overføringsfunktioner og betydningen af poler og nulpunkter.
- De studerende skal kunne anvende basale teknikker og værktøjer til laboratoriemæssig verifikation af elektriske systemers virkemåde

KOMPETENCER

- De studerende skal kunne kombinere deres teoretiske og praktiske viden om elektriske kredsløb, således at de kan vurdere sammenhænge mellem beregninger, simuleringer og virkelige målinger foretaget på faktiske kredsløb.

UNDERVISNINGSFORM

Forelæsninger med tilhørende opgaveregning

EKSAMEN

PRØVER

Prøvens navn	Lineære kredsløb
Prøveform	Skriftlig eller mundtlig
ECTS	5
Bedømmelsesform	Bestået/ikke bestået
Censur	Intern prøve
Vurderingskriterier	Som angivet i Fællesbestemmelser for uddannelser http://www.tech.aau.dk/uddannelse/Studieadministration/

FAKTA OM MODULET

Engelsk titel	Linear Circuits
Modulkode	ESNITCB3K1
Modultype	Kursus
Varighed	1 semester
Semester	Efterår
ECTS	5
Undervisningssprog	Dansk
Tomplads	Ja
Undervisningssted	Campus Aalborg
Modulansvarlig	Ove Kjeld Andersen

ORGANISATION

Studienævn	Studienævnet for Elektronik og IT
Institut	Institut for Elektroniske Systemer
Fakultet	Det Tekniske Fakultet for IT og Design

BEREGNINGSTEKNIK INDENFOR ELEKTRONIKOMRÅDET 1

2018/2019

MODULETS INDHOLD, FORLØB OG PÆDAGOGIK

Purpose:

The purpose of this course is to provide the students with knowledge of, and to support the students in their understanding of, mathematical theories and methods of general applicability within the analysis of linear systems on an application level. In addition the course supports the students in their understanding of complex function theory and vector analysis.

LÆRINGSMÅL

VIDEN

- demonstrate an understanding of concepts, theories and methods used within the area of complex function theory, including: analytical functions and their derivatives
- Cauchy-Riemann equations
- curve integrals
 -
- graphical representations of standard complex mappings; Möbius (and its special cases), trigonometric, polynomial, logarithm, and exponential.
- demonstrate an understanding of concepts, theories and methods used within the area of series theory and Fourier transformation, including:
 - sampling continuous time functions Discrete Fourier Transformation and Fast Fourier Transformation
- demonstrate an understanding of concepts, theories and methods used within the area of vector analysis, including:
 - skalarfelter og vektorfelter.
 - rumlige integraler, herunder kurveintegraler, fladeintegraler og volumenintegraler flux og cirkulation.
 - Greens sætning, Stokeses sætning, Gausses sætning og Helmholtzes sætning

FÆRDIGHEDER

- apply the presented concepts, theories and methods used within the area of complex function theory to:
 - determine function properties; continuity and analyticity complex functions
 - apply Cauchy-Riemann equation to functions to determine if a function is analytical
 - Möbius transform and its special cases, including dilation, translation, rotation, and inversion.
 - Cauchy's integral theorem and integral formula
 - design of Möbius transform based on mapping points
 - curve integrals, closed curve integrals, finding critical points for functions
 - apply Cauchy's integral theorem og formula to analytical functions
- apply the presented concepts, theories and methods used within the areas of series theory and Fourier transformation to:
 -
 - Convergence tests Series and sequences
 - Series analysis with special focus at convergence test (e.g. by Comparison Test, by Ratio Test or by Root Test)
 - specification and analysis of Power Series with special focus at Convergence and calculation of the Radius of Convergence R by Cauchy-Hadamards formula
 - Power Series development by Taylor and Maclaurin approximation
 - development of Fourier Series for periodic functions
 - development of Fourier Series for even and odd functions – and for arbitrary periods (2L)
 - development of Fourier Integrals
 - development of the Fourier Transformation for real and complex functions
 - calculate amplitude specters and phase specters for Fourier Series and for Fourier Transforms.
 - Power Series, coefficients and the center
 - Radius of Convergence R – Cauchy-Hadamards formular

- Taylor and Maclaurin power series
- Fourier Series
- Fourier Integrals
- Amplitude and phase specters by the Fourier transform
- Apply the presented concepts, theories and methods used within the area of vector analysis to:
- Parametriske beskrivelser af kurser og flader
- Konservative felter og solenoidale felter
- Begrebet potentialefunktion
- Anvendelse af Jacobianten i forbindelse med variabelsubstitutioner
- Fremstille parametriske repræsentationer af kurver og flader ud fra verbale, formelle eller grafiske beskrivelser
- Skitsere givne kurser og flader
- Evaluere kurveintegraler, dobbeltintegraler, fladeintegraler og volumenintegraler
- Foretage variabelskift under anvendelse af Jacobiant
- Bestemme divergens, gradient og rotation for givne skalar- og vektorfelter
- Evaluere rumlige integraler under anvendelse og Gausses sætning og Stokeses sætning
- Bestemme en potentialfunktion for et givent konservativt felt samt kontrollere løsningen
- Evaluere vejuafhængige kurveintegraler ved at finde stamfunktion
- Parameterization of curve integrals and path-independent curve integrals

KOMPETENCER

- The Fourier transform
- Amplitude and phase specters by the Fourier transform
- Fremstille parametriske repræsentationer af kurver og flader ud fra verbale, formelle eller grafiske beskrivelser

UNDERVISNINGSFORM

Forelæsninger, opgaveregning, workshops, selvstudie

EKSAMEN

PRØVER

Prøvens navn	Beregningsteknik indenfor elektronikområdet 1
Prøveform	Skriftlig eller mundtlig
ECTS	5
Bedømmelsesform	7-trins-skala
Censur	Intern prøve
Vurderingskriterier	Som angivet i Fællesbestemmelser for uddannelser http://www.tech.aau.dk/uddannelse/Studieadministration/

FAKTA OM MODULET

Engelsk titel	Engineering Mathematics for Electronic Engineers 1
Modulkode	ESNEITB3K2F
Modultype	Kursus
Varighed	1 semester
Semester	Efterår
ECTS	5
Tomplads	Ja
Undervisningssted	Campus Aalborg
Modulansvarlig	Ove Kjeld Andersen

ORGANISATION

Studienævn	Studienævnet for Elektronik og IT
Institut	Institut for Elektroniske Systemer
Fakultet	Det Tekniske Fakultet for IT og Design

INDLEJREDE SYSTEMER - ARKITEKTUR OG SOFTWARE

2018/2019

MODULETS INDHOLD, FORLØB OG PÆDAGOGIK

Formål:

- at forstå et indlejret systems individuelle komponenter, deres indbyrdes topologi, samt interface med omverdenen
- forståelse og anvendelse af de programmingsystemer, der skal benyttes for at udvikle software til et indlejret system
- at anvende strukturerede metoder til at udvikle software til et indlejret system
- at kunne teste og fejlsøge softwaren i forbindelse med det omgivende fysiske system

LÆRINGSMÅL

VIDEN

- have viden om indlejrede systemers arkitekturer og opbygning herunder bl.a. busser, hukommelse, instruktionscyklus, adresseringsmekanismer, interrupts og instruktionssæt
- redegøre for byggeblokke i et indlejret system herunder bl.a. Digital I/O, timere, PWM, USART, analog/digital og digital/analog konvertere
- have viden om værktøjer til udvikling af software til indlejrede systemer herunder bl.a. C-programmering, compiler, linker, loader, monitor og debugger
- have viden om begreber og metoder til at analysere og design af software til indlejrede systemer herunder bl.a. hierarkisk softwareopbygning, struktureret og modulær programkonstruktion
- redegøre for de overvejelser, der er forbundet med at implementere metoderne i praksis herunder bl.a. test og systematisk fejlsøgning

FÆRDIGHEDER

- kunne benytte udviklingsværktøjer til at programmere et indlejret system
- kunne udbygge det indlejrede system med SW drivere og HW til seriel kommunikation med en PC
- kunne udbygge det indlejrede system med SW drivere og HW til digital I/O
- kunne udbygge det indlejrede system med SW drivere og HW til Analog/Digital og Digital/Analog konvertere
- kunne programmere det indlejrede system til afvikling af periodiske processer
- kunne planlægge og gennemføre test og verifikation af de udviklede delsystemer

KOMPETENCER

- være i stand til at kombinere hardware og software til simpel funktionel elektronik
- være i stand til at nedbryde et problem i mindre overskuelige delproblemer hvis løsninger findes ved anvendelse af udvalgt hardware og programmel på et indlejret system
- være i stand til at designe hardware løsninger til ønsket funktionalitet ved beregninger, simulering og implementering

UNDERVISNINGSFORM

Forelæsninger med tilhørende opgaveregning

EKSAMEN

PRØVER

Prøvens navn	Indlejrede systemer - Arkitektur og software
Prøveform	Skriftlig eller mundtlig

ECTS	5
Bedømmelsesform	Bestået/ikke bestået
Censur	Intern prøve
Vurderingskriterier	Som angivet i Fællesbestemmelser for uddannelser http://www.tech.aau.dk/uddannelse/Studieadministration/

FAKTA OM MODULET

Engelsk titel	Embedded Systems – Architecture and Software
Modulkode	ESNITCB3K2
Modultype	Kursus
Varighed	1 semester
Semester	Efterår
ECTS	5
Tomplads	Ja
Undervisningssted	Campus Aalborg
Modulansvarlig	Ove Kjeld Andersen

ORGANISATION

Studienævn	Studienævnet for Elektronik og IT
Institut	Institut for Elektroniske Systemer
Fakultet	Det Tekniske Fakultet for IT og Design

INDLEJREDE REALTIDSSYSTEMER

2018/2019

MODULETS INDHOLD, FORLØB OG PÆDAGOGIK

Formål:

Grundlæggende forståelse af software og computersystemer

LÆRINGSMÅL

VIDEN

- har viden om begreber og fagtermer inden for multiprogrammering og realtidssystemer
- har forståelse af teorier og metoder for tids-tro afvikling og forudsætningerne for deres anvendelse

FÆRDIGHEDER

- kan anvende teorier og metoder omkring analyse, design og konstruktion af indlejrede realtidssystemer
- kan benytte multiprogrammeringsparadigmer til løsning af givet problem
- kan foretage tidlig analyse af omgivelserne til indlejrede systemer samt deres system- og applikationsprogrammel, herunder skedulering samt estimering af beregningskompleksitet og –tid
- kan systematisk teste og verificere indlejrede realtidssystemer
- kan benytte tidssvarende udviklingsværktøjer til implementering af løsninger
- kan demonstrere færdighed i anvendelse af teknikker til analyse af ressourceforbrug

KOMPETENCER

- kan gennemføre og reflektere over udviklingsforløb som omfatter et realtidssystem
- kan dokumentere projektresultater så udenforstående kan foretage en faglig vurdering
- kan erkende behov for og tilvejebringe viden
- kan formidle projektets resultater under anvendelse af korrekt fagterminologi

UNDERVISNINGSFORM

Projektarbejde suppleret med studiekredse, forelæsninger, o.l. Projektgruppen skal udarbejde en rapport og en procesanalyse

EKSAMEN

PRØVER

Prøvens navn	Indlejrede realtidssystemer
Prøveform	Mundtlig pba. projekt
ECTS	15
Bedømmelsesform	7-trins-skala
Censur	Ekstern prøve
Vurderingskriterier	Som angivet i Fællesbestemmelser for uddannelser http://www.tech.aau.dk/uddannelse/Studieadministration/

FAKTA OM MODULET

Engelsk titel	Embedded Real Time Systems
Modulkode	ESNITCB4P1
Modultype	Projekt
Varighed	1 semester
Semester	Forår
ECTS	15
Tomplads	Ja
Undervisningssted	Campus Aalborg
Modulansvarlig	Ove Kjeld Andersen

ORGANISATION

Studienævn	Studienævnet for Elektronik og IT
Institut	Institut for Elektroniske Systemer
Fakultet	Det Tekniske Fakultet for IT og Design

ALGORITMER

2018/2019

MODULETS INDHOLD, FORLØB OG PÆDAGOGIK

At sætte de studerende i stand til at arbejde teoretisk og praktisk med algoritmer

LÆRINGSMÅL

VIDEN

- have forståelse af simple og sammensatte datastrukturer
- have viden om effektive algoritmer til organisation og behandling af data
- demonstrere indsigt i realtids problematikker
- kunne redegøre for algoritmers og datastrukturers effektivitet og kompleksitet herunder bl.a.
 - hashtabeller
 - træer
 - grafer
- udvise forståelse af databasesystemer
- have kendskab til distribueret datahåndtering

FÆRDIGHEDER

- kunne argumentere for implementation af algoritmer og datastrukturer
- kunne analysere distribuerede systemer
- være i stand til at forklare og anvende algoritmer til task scheduling

KOMPETENCER

- benytte korrekt fagterminologi
- anvende teori og metode til implementation af effektive algoritmer på komplekse problemstillinger
- diskutere distribuerede systemer

UNDERVISNINGSFORM

Forelæsninger med tilhørende opgaveregning.

EKSAMEN

PRØVER

Prøvens navn	Algoritmer
Prøveform	Skriftlig eller mundtlig
ECTS	5
Bedømmelsesform	Bestået/ikke bestået
Censur	Intern prøve
Vurderingskriterier	Som angivet i Fællesbestemmelser for uddannelser http://www.tech.aau.dk/uddannelse/Studieadministration/

FAKTA OM MODULET

Engelsk titel	Algorithms
Modulkode	ESNITCB4K1
Modultype	Kursus
Varighed	1 semester
Semester	Forår
ECTS	5
Tomplads	Ja
Undervisningssted	Campus Aalborg
Modulansvarlig	Ove Kjeld Andersen

ORGANISATION

Studienævn	Studienævnet for Elektronik og IT
Institut	Institut for Elektroniske Systemer
Fakultet	Det Tekniske Fakultet for IT og Design

OPERATIVSYSTEMER, SPROG OG COMPILERE

2018/2019

MODULETS INDHOLD, FORLØB OG PÆDAGOGIK

Formål:

- At opnå forståelse af opbygning og funktionalitet af operativ-systemer samt principper for og håndtering af systemer karakteriseret ved flere samarbejdende processer.
- At bidrage til, at den studerende opnår viden om væsentlige principper i programmeringssprog, samt forståelse af teknikker til beskrivelse og oversættelse af sprog generelt.

LÆRINGSMÅL

VIDEN

Dokumentere kendskab til og overblik over de berørte teknikker og begreber inden for:

- sprogdesign og oversætterkonstruktion
- samtidighed og operativ systemer

FÆRDIGHEDER

- dokumentere forståelse af opbygning, strukturering, funktionalitet og virkemåde af operativ systemer
- anvende berørte emner til udvikling af system nære simple programmer, der benytter sig af samtidighed og synkronisering
- beskrive, analysere og implementere programmeringssprog
- redegøre for de enkelte faser og sammenhængen mellem faserne i en oversætter
- benytte korrekt fagterminologi
- ræsonnere datalogisk om og med de berørte begreber og teknikker

KOMPETENCER

- Kan professionelt arbejde med operativsystemer og sprog i forskellige sammenhænge f.eks. programmering, database søgning, dataformidling m.m.

UNDERVISNINGSFORM

Forelæsninger med tilhørende opgaveregning

EKSAMEN

PRØVER

Prøvens navn	Operativsystemer, sprog og compilere
Prøveform	Skriftlig eller mundtlig
ECTS	5
Bedømmelsesform	Bestået/ikke bestået
Censur	Intern prøve
Vurderingskriterier	Som angivet i Fællesbestemmelser for uddannelser http://www.tech.aau.dk/uddannelse/Studieadministration/

FAKTA OM MODULET

Engelsk titel	Operating systems, Languages and Compilers
Modulkode	ESNITCB4K2
Modultype	Kursus
Varighed	1 semester
Semester	Forår
ECTS	5
Tomplads	Ja
Undervisningssted	Campus Aalborg
Modulansvarlig	Ove Kjeld Andersen

ORGANISATION

Studienævn	Studienævnet for Elektronik og IT
Institut	Institut for Elektroniske Systemer
Fakultet	Det Tekniske Fakultet for IT og Design

BEREGNINGSTEKNIK INDENFOR ELEKTRONIKOMRÅDET 2

2018/2019

FORUDSÆTNINGER/ANBEFALEDE FORUDSÆTNINGER FOR AT DELTAGE I MODULET

Modulet bygger videre på viden opnået i beregningsteknik indenfor elektronikområdet 1 med underliggende forudsætninger.

MODULETS INDHOLD, FORLØB OG PÆDAGOGIK

Formål:

- At lære de studerende lineær algebra med komplekse tal, herunder egenværdiproblemet samt diverse spektralsætninger, similaritetstransformationer, lineære afbildninger, vektorrum, unitære systemer samt kvadratiske former og kanonisk form.
- Gram-Schmidt proceduren samt mindste kvadraters metode
- At lære de studerende kompleks funktionsteori At lære de studerende teorien om tidsdiskrete systemer, z-transformation og samplingsteori.

LÆRINGSMÅL

VIDEN

Målet er at bibringe de studerende viden om:

- Hermitisk, skævhhermitisk, unitær matricer og deres reelle specialtilfælde
- Orthogonale egenbaser
- Gram-Schmidt-proceduren
- Residueregning
- Uegentlige integraler
- Cauchys hovedværdisætning
- Tids-diskrete signaler og systemer
- Lineære tids-invariante systemer (LTI-systemer)
- Kausalitetsforhold og foldningsoperationer i LTI-systemer
- Z-transformation
- Z-transformeredes konvergensregioner og egenskaber
- Den inverse Z-transformation
- Beregning og anvendelse af den inverse Z-transformation
- Lineære differensligninger med konstante koefficienter
- Stabilitets- og kausalitetsforhold
- Repræsentation af tids-diskrete signaler og systemer i frekvensdomænet
- Nyquist-Shannon's samplingssætning

FÆRDIGHEDER

- At afgøre om givne matricer er selvadjungerede, skævadjunderede eller isometriske
- At finde egenværdier og egenvektorer
- At bestemme orthogonale egenbaser og unitære systemer
- At finde den kanoniske form for en kvadratisk form
- At diagonalisere en kvadratisk matrice
- At anvende Laurents sætning
- At finde singulariteter og nulpunkter for analytiske funktioner
- At udføre integration af residuer
- At vurdere LTI-systemers egenskaber og kausalitet
- At gennemføre og udnytte Z-transformation og invers Z-transformation
- At opstille lineære differensligninger

Diplomingeniør i elektronik og datateknik

- At bestemme/fastlægge stabilitets og kausalitetsforhold
- At planlægge sampling og vurdere tids-diskrete signaler og symboler i frekvensdomænet

KOMPETENCER

- At finde egenværdier, egenvektorer og unitære systemer for generelle komplekse matricer
- At transformere en given kvadratisk form over til kanonisk form og bestemme det tilsvarende koniske snit
- At forstå brugen af Laurent-rækker og residuer til kompleks integration
- At designe LTI-systemer ud fra kravene til impulse-responses og kausalitet
- At foretage og udnytte resultater fra Z-transformation og invers Z-transformation
- At fastlægge sampling i tidsdomænet og analysere tids-diskrete signaler og systemer i frekvensdomænet.

UNDERVISNINGSFORM

Forelæsninger, opgaveregning, workshops, selvstudie.

EKSAMEN

PRØVER

Prøvens navn	Beregningsteknik indenfor elektronikområdet 2
Prøveform	Skriftlig eller mundtlig
ECTS	5
Bedømmelsesform	7-trins-skala
Censur	Intern prøve
Vurderingskriterier	Som angivet i Fællesbestemmelser for uddannelser http://www.tech.aau.dk/uddannelse/Studieadministration/

FAKTA OM MODULET

Engelsk titel	Engineering Mathematics for Electronic Engineers 2
Modulkode	ESNEITB4K3F
Modultype	Kursus
Varighed	1 semester
Semester	Forår
ECTS	5
Undervisningssprog	Dansk
Tomplads	Ja
Undervisningssted	Campus Aalborg
Modulansvarlig	Ove Kjeld Andersen

ORGANISATION

Studienævn	Studienævnet for Elektronik og IT
Institut	Institut for Elektroniske Systemer
Fakultet	Det Tekniske Fakultet for IT og Design

KOMPLEKSE DISTRIBUTUEREDDE SYSTEMER

2018/2019

FORUDSÆTNINGER/ANBEFALEDE FORUDSÆTNINGER FOR AT DELTAGE I MODULET

Kompetencer svarende til forudgående semestre

MODULETS INDHOLD, FORLØB OG PÆDAGOGIK

At give en teoretisk, metodisk og praktisk forståelse af distribuerede systemer

LÆRINGSMÅL

VIDEN

- dokumentere kendskab til og overblik over de berørte temaer og begreber inden for distribuerede systemer,
- viden om distribuerede systemers fundamentale egenskaber og opbygning samt redegøre for betydningen heraf for systemadfærd og systemdesign
- viden om fundamentale teorier, metoder og teknikker i forbindelse med databaser
- forståelse af objektorienterede metoder til analyse og design af et distribueret system
- forståelse af kommunikationsprotokoller og deres indplacering i OSI modellen

FÆRDIGHEDER

- beskrive grundlæggende distribuerede problemstillinger og distribuerede algoritmer til løsning deraf,
- sammenligne og vurdere forskellige distribuerede algoritmer og løsninger mht. garantier/præcision, performance (ydeevne) og fejltolerance egenskaber
- anvende og sammenligne kommunikationsprotokoller
- udnytte databaser i en distribueret kontekst
- demonstrere færdighed i at realisere/implementere/teste/validere distribuerede systemer
- anvende professionelle udviklingsværktøjer

KOMPETENCER

- argumentere for valgte teorier, metoder, design og implementation
- redegøre for den metodiske og systematiske tilgang til projektet
- benytte korrekt fagterminologi og notation i såvel skrift som tale

UNDERVISNINGSFORM

Projektarbejde suppleret med studiekredse, forelæsninger, o.l.
Projektgruppen skal udarbejde en rapport og en procesanalyse

EKSAMEN

PRØVER

Prøvens navn	Komplekse distribuerede systemer
Prøveform	Mundtlig pba. projekt
ECTS	15
Bedømmelsesform	7-trins-skala

Censur	Ekstern prøve
Vurderingskriterier	Som angivet i Fællesbestemmelser for uddannelser http://www.tech.aau.dk/uddannelse/Studieadministration/

FAKTA OM MODULET

Engelsk titel	Complex Distributed Systems
Modulkode	ESNITCB5P1
Modultype	Projekt
Varighed	1 semester
Semester	Efterår
ECTS	15
Tomplads	Ja
Undervisningssted	Campus Aalborg
Modulansvarlig	Ove Kjeld Andersen

ORGANISATION

Studienævn	Studienævnet for Elektronik og IT
Institut	Institut for Elektroniske Systemer
Fakultet	Det Tekniske Fakultet for IT og Design

SIGNALBEHANDLING

2018/2019

FORUDSÆTNINGER/ANBEFALEDE FORUDSÆTNINGER FOR AT DELTAGE I MODULET

Modulet bygger videre på viden opnået i beregningsteknik indenfor elektronikområdet 2

MODULETS INDHOLD, FORLØB OG PÆDAGOGIK

Formål:

Analyse og filtrering af signaler er en disciplin, der er en forudsætning for alle specialiseringer i elektroniske systemer. Disciplinen anvendes indenfor automation, kommunikation, multimedie systemer, m.m. Kursets formål er at understøtte den studerende i at forstå centrale begreber, teorier og metoder til analyse og filtrering af analoge og digitale signaler, samt anvende teorier og metoder til analyse og filtrering af analoge og digitale signaler.

LÆRINGSMÅL

VIDEN

- Skal have viden om teorier og metoder til analyse og behandling af signaler på en computer
- Skal have viden om teorier og metoder til spektralestimering
- Skal have viden om teorier og metoder til design af analoge og digitale filtre (IIR/FIR)
- Skal have viden om teoriernes og metodernes begrænsninger
- Skal have viden om sammenhæng mellem analyse af signaler i tids- og frekvensdomænet
- Skal have viden om teorier og metoder til transformation mellem forskellige domæner

FÆRDIGHEDER

- Skal kunne anvende værktøjer til analyse, design og simulering af analoge og digitale signalbehandlingssystemer
- Skal kunne anvende teorier og metoder til spektralestimering herunder DFT/FFT
- Skal kunne demonstrere sammenhæng mellem frekvensopløsning, vinduesfunktioner og zero-padding
- Skal kunne anvende teorier og metoder til design af analoge og digitale filtre
- Skal kunne implementere IIR filtre vha. af bl.a. bilinear transformation og impuls invariant metoderne
- Skal kunne redegøre for betydningen af fase-linearitet og gruppeforløbstid
- Skal kunne designe FIR filtre vha. vinduesmetoden
- Skal kunne redegøre for sammenhæng mellem filteres pol-/nulpunktsdiagrammer og frekvensrespons
- Skal kunne implementere filtre i praksis og herunder kunne gøre brug af hensigtsmæssig filterstruktur, kvantisering og skalering.

KOMPETENCER

- Skal kunne diskutere grundlæggende teorier og metoder til analyse og behandling af analoge og digitale signaler under anvendelse af korrekt terminologi
- Skal kunne vurdere muligheder og begrænsninger i forbindelse med teoriernes og metodernes anvendelse i praksis

UNDERVISNINGSFORM

Forelæsninger, opgaver, selvstudie, studenteroplæg m.m.

EKSAMEN

PRØVER

Prøvens navn	Signalbehandling
Prøveform	Skriftlig eller mundtlig
ECTS	5
Bedømmelsesform	7-trins-skala
Censur	Intern prøve
Vurderingskriterier	Som angivet i Fællesbestemmelser for uddannelser http://www.tech.aau.dk/uddannelse/Studieadministration/

FAKTA OM MODULET

Engelsk titel	Signal Processing
Modulkode	ESNEITB5K1F
Modultype	Kursus
Varighed	1 semester
Semester	Efterår
ECTS	5
Tomplads	Ja
Undervisningssted	Campus Aalborg
Modulansvarlig	Ove Kjeld Andersen

ORGANISATION

Studienævn	Studienævnet for Elektronik og IT
Institut	Institut for Elektroniske Systemer
Fakultet	Det Tekniske Fakultet for IT og Design

OOAD, TEST OG VERIFIKATION

2018/2019

FORUDSÆTNINGER/ANBEFALEDE FORUDSÆTNINGER FOR AT DELTAGE I MODULET

Imperativ programmering og Struktureret Systemudvikling

MODULETS INDHOLD, FORLØB OG PÆDAGOGIK

Formål:

At bibringe studerende forståelse af og erfaring med objektorienteret softwareudvikling og systematisk test

LÆRINGSMÅL

VIDEN

- objektorienteret analyse af problemområdet
- objektorienteret analyse af anvendelsesområdet, herunder funktionelle krav og brugsmønstre
- objektorienteret design, herunder forskellige principper for design
- objektorienteret implementation, herunder udviklingsværktøjer, programmeringssprog og automatisk kodegenerering
- centrale begreber inden for objektorientering herunder bl.a. klasser, objekter, nedarving, interfaces, exception handling m.m.
- principper for og teknikker til test af software

FÆRDIGHEDER

- kan på et systematisk grundlag udvikle objektorienteret software
- kan udnytte de væsentligste funktionaliteter i det valgte programmeringssprog
- kan integrere og udføre test i alle faser af udviklingsforløbet således det specificerede krav er opfyldte
- kan dokumentere software på en måde, som sætter andre fagpersoner i stand til at vedligeholde og videreudvikle softwaren
- kan benytte korrekt fagterminologi

KOMPETENCER

- kan løse relevante problemstillinger ved brug af objektorienterede principper
- kan argumentere for valgte løsninger herunder redegøre for begrænsninger
- kan vurdere styrker og svagheder ved forskellige tests

UNDERVISNINGSFORM

Projektarbejde suppleret med studiekredse, forelæsninger, o.l

EKSAMEN

PRØVER

Prøvens navn	OOAD, test og verifikation
Prøveform	Skriftlig eller mundtlig
ECTS	5

Bedømmelsesform	Bestået/ikke bestået
Censur	Intern prøve
Vurderingskriterier	Som angivet i Fællesbestemmelser for uddannelser http://www.tech.aau.dk/uddannelse/Studieadministration/

FAKTA OM MODULET

Engelsk titel	OOAD, Test and Verification
Modulkode	ESNITCB5K1
Modultype	Kursus
Varighed	1 semester
Semester	Efterår
ECTS	5
Tomplads	Ja
Undervisningssted	Campus Aalborg
Modulansvarlig	Ove Kjeld Andersen

ORGANISATION

Studienævn	Studienævnet for Elektronik og IT
Institut	Institut for Elektroniske Systemer
Fakultet	Det Tekniske Fakultet for IT og Design

NETVÆRKSTEKNOLOGIER OG DISTRIBUTUEDE SYSTEMER

2018/2019

FORUDSÆTNINGER/ANBEFALEDE FORUDSÆTNINGER FOR AT DELTAGE I MODULET

Den studerende skal have forudsætninger svarende til 1-4 semester ITC eller sammenlignelige:

- Basale internet kommunikationsprotokoller(TCP/IP vrs 4, vrs 6)
- Basal enkeltmaskine sikkerhed, routing(NAT) og QoS/flow kontrol(eks iptables)
- Realtidssystemer, indlejrede systemer, performance analyse (skeduleringsteori)

MODULETS INDHOLD, FORLØB OG PÆDAGOGIK

Formål:

- At give de studerende indsigt i teorier og metoder til analyse, design, konstruktion og test af distribuerede systemer, herunder opnå viden om distribuerede realtidssystemer, samt sætte dem i stand til at anvende deres viden i konkrete projekter.
- At give de studerende indsigt i netværksprotokoller- og teknologier, og sætte dem i stand til at sammenligne og vurdere fordele og ulemper ved forskellige protokoller, herunder at analysere og simulere udvalgte protokolelementer.

LÆRINGSMÅL

VIDEN

- opnå viden om netværk og netværksprotokoller – udover basal TCP/IP
- opnå viden om applikationsprotokollers design
- opnå viden om Quality of Service, herunder "hård" realtids anvendelser
- opnå kendskab til tid og konsistens i distribuerede systemer
- opnå kendskab til dedikerede netværk, f.eks. fieldbusser
- opnå viden om distribuerede systemers management and fault handling
- opnå viden om modellering, simulering og verifikation af netværksprotokoller

FÆRDIGHEDER

- skal kunne håndtere netværk og netværkskonfiguration
- skal kunne håndtere interproces-kommunikation og synkronisering i forbindelse med design og konstruktion af distribuerede systemer
- skal kunne arbejde konkret med konsistens, tid og ure
- skal kunne anvende metoder og værktøjer til simulering, modellering og verifikation af netværk og netværksprotokoller

UNDERVISNINGSFORM

Forelæsninger med tilhørende opgaveregning

EKSAMEN

PRØVER

Prøvens navn	Netværksteknologier og distribuerede systemer
Prøveform	Mundtlig pba. projekt
ECTS	5
Bedømmelsesform	Bestået/ikke bestået
Censur	Intern prøve
Vurderingskriterier	Som angivet i Fællesbestemmelser for uddannelser http://www.tech.aau.dk/uddannelse/Studieadministration/

FAKTA OM MODULET

Engelsk titel	Network Technologies and Distributed Systems
Modulkode	ESNITCB5K2
Modultype	Kursus
Varighed	1 semester
Semester	Efterår
ECTS	5
Undervisningssprog	Dansk
Tomplads	Ja
Undervisningssted	Campus Aalborg
Modulansvarlig	Ove Kjeld Andersen

ORGANISATION

Studienævn	Studienævnet for Elektronik og IT
Institut	Institut for Elektroniske Systemer
Fakultet	Det Tekniske Fakultet for IT og Design

DIPLOMINGENIØRPRAKTIK

2018/2019

MODULETS INDHOLD, FORLØB OG PÆDAGOGIK

LÆRINGSMÅL

VIDEN

- Have viden om en virksomheds organisation og arbejde set ud fra en ingeniørmæssig synsvinkel
- Kunne redegøre for de for uddannelsen relevante emner, der er arbejdet med under praktikopholdet, herunder hvilke teorier og metoder, der er anvendt og resultater, der er opnået.
- Kunne forstå og redegøre for sammenhængen mellem teori på uddannelsen og praksis

FÆRDIGHEDER

- Kunne vurdere de anvendte teorier og metoder i forhold til de teoretiske og/eller empiriske principper og metoder der er anvendt i studiets forudgående kurser og projektarbejder.
- Kunne analysere om professionen har nye faglige behov der bør/kan varetages af uddannelsen.
- Kunne diskutere behovet for videns udveksling mellem virksomhed og Aalborg Universitet.

KOMPETENCER

- Kunne dokumentere praktikopholdet i en praktikrapport således af opfyldelsen af praktikkens læringsmål kan evalueres.
- Kunne analysere og reflektere over det faglige, arbejdsmæssige samt det sociale udbytte af praktikopholdet.
- Kunne håndtere udviklingsorienterede situationer i studie- og arbejdssammenhænge

UNDERVISNINGSFORM

Praktikken afvikles på uddannelsens 6. semester

Den studerende har selv ansvaret for at skaffe sig en praktikplads. Praktikstedet skal normalt udbetale løn til den studerende. Den af studienævnet udpegede praktikkoordinator kan i særlige tilfælde være behjælpelig med tilvejebringelsen af de fornødne firmakontakter.

Praktikstedet skal godkendes af universitetet, hvorefter der udarbejdes en praktikaftale mellem den studerende og det pågældende firma. Virksomheden peger på en praktikansvarlig, der er den person, den studerende refererer til i virksomheden. Praktikaftalen fastlægger læringsmål, arbejdsopgaver, praktikperiode, arbejdstid, praktikkoordinator, praktikvejleder, m.m. (se gældende vejledning fra SICT) og underskrives inden praktikken påbegyndes af praktikvejleder/virksomhed, praktikant, praktikkoordinator og studienævn.

Såfremt udviklingen på praktikstedet nødvendiggør ændringer i den godkendte praktikaftale, skal disse godkendes af praktikkoordinatoren og studienævn.

Under praktikopholdet skal den studerende føre en dagbog, der er en daglig rapportering om de hændelser, der sker i dagens løb, først og fremmest om det udførte arbejde.

Praktikrapporten skal udarbejdes efter samme overordnede retningslinjer, som der har været gældende ved udarbejdelse af projektrapporter på uddannelsens forudgående semestre.

Dog skal projektrapporten også omfatte:

- Beskrivelse af virksomheden – herunder organisation
- Beskrivelse af virksomhedens arbejdsområder
- Oversigt over de arbejdsområder, hvori den studerende har været involveret
- Gennemgang af mindst ét af de for uddannelsen relevante faglige emner, som den studerende har beskæftiget sig med under praktikopholdet. Gennemgangen omfatter – i det omfang det er relevant – problemanalyse, teori, metoder, modeller, løsningsforslag, implementering, test, konklusion m.m.

- Dagbog
- Analyse af praktikopholdets udbytte fagligt, arbejdsmæssigt og socialt
- Erfaringer fra praktikopholdet og evt. forslag til ændringer af studieordning, procedurer m.m.
- Refleksion over videns udveksling mellem virksomhed og Aalborg Universitet.

Behandlingen af det/de faglige emner skal være på et niveau, svarende til 6. semester. Oplysninger om ansvarsområder for hhv. praktikkoordinatoren/virksomheden/den praktikansvarlige og den studerende, aftagerpanel, eksempel på praktikaftale m.v. kan findes i Tillæg til Rammestudieordningen, Retningslinjer for diplomingeniørpraktik.

EKSAMEN

PRØVER

Prøvens navn	Diplomingeniørpraktik
Prøveform	<p>Mundtlig pba. projekt Senest 2 uger efter praktikopholdets afslutning skal praktikrapporten afleveres. Den studerende skal på et af studienævnet fastsat tidspunkt præsentere og forsvare sin praktikrapport.</p> <p>Præsentationen vil have en varighed på 10-15 minutter og den efterfølgende eksamination kan vare op til 45 minutter.</p> <p>Praktikopholdet godkendes på grundlag af:</p> <ul style="list-style-type: none"> • Praktikrapporten (indhold specificeret ovenfor) • Udtalelse fra praktikvejlederen/virksomheden, som dokumenterer praktikantens tilfredsstillende indsats • Mundtlig fremlæggelse af rapport og ophold • Besvarelse af spørgsmål
ECTS	30
Bedømmelsesform	7-trins-skala
Censur	Intern prøve
Vurderingskriterier	Som angivet i Fællesbestemmelserne http://www.engineering.aau.dk/uddannelse/studieadministration/

FAKTA OM MODULET

Engelsk titel	Internship for Bachelors of Engineering
Modulkode	ESNEITD6P1
Modultype	Projekt
Varighed	1 semester
Semester	Forår
ECTS	30
Undervisningssted	Campus Aalborg
Modulansvarlig	Ove Kjeld Andersen

ORGANISATION

Studienævn	Studienævnet for Elektronik og IT
Institut	Institut for Elektroniske Systemer
Fakultet	Det Tekniske Fakultet for IT og Design

BACHELORPROJEKT (DIPLOM)

2018/2019

MODULETS INDHOLD, FORLØB OG PÆDAGOGIK

LÆRINGSMÅL

VIDEN

- Skal have udviklingsbaseret viden om og forståelse af professionens og fagområdets praksis og anvendt teorier og metoder

FÆRDIGHEDER

- Skal kunne anvende fagområdets metoder og redskaber og skal mestre de færdigheder, der knytter sig til beskæftigelse inden for professionen
- Skal kunne vurdere praksisnære og teoretiske problemstillinger samt begrunde og vælge relevante løsningsmodeller.
- Skal kunne formidle praksisnære og faglige problemstillinger og løsninger til samarbejdspartnere og brugere

KOMPETENCER

- Skal på selvstændig måde kunne problemformulere, gennemføre, dokumentere og præsentere et projektarbejde omfattende en kompleks og udviklingsorienteret
- Skal evne at omsætte akademiske kundskaber og færdigheder til relevant, praktisk problembearbejdning og løsning på diplomingeniørniveau
- Skal evne at opstille robuste tids- og arbejdsplaner for eget projekt
- Skal selvstændigt og med professionel tilgang kunne indgå i en dialog med professionelle interessenter.
- Skal kunne identificere egne læringsbehov og udvikle egen viden, færdigheder og kompetencer i relation til professionen.

UNDERVISNINGSFORM

Afvikles som problembaseret projektorienteret arbejde. Modulet skal give den studerende mulighed for at dokumentere viden, færdigheder og kompetencer på professionsniveau inden for fagområdet. Den studerende formulerer selv det problem, der behandles; men problemformuleringen skal godkendes af koordinator og vejleder før projektet påbegyndes. Emnet for diplomingeniørprojektet skal normalt tage udgangspunkt i et af fagområderne fra praktikopholdet, således at den studerendes erfaringer herfra kan inddrages. Projektet kan udføres i eller i samarbejde med en virksomhed. Projektet kan være af teoretisk og/eller eksperimentel natur.

EKSAMEN

PRØVER

Prøvens navn	Bachelorprojekt (diplom)
Prøveform	Mundtlig pba. projekt
ECTS	25
Bedømmelsesform	7-trins-skala
Censur	Ekstern prøve
Vurderingskriterier	Som angivet i Fællesbestemmelserne http://www.engineering.aau.dk/uddannelse/studieadministration/

FAKTA OM MODULET

Engelsk titel	Bachelor of Engineering in Electronics
Modulkode	ESNEITD7P1
Modultype	Projekt
Varighed	1 semester
Semester	Efterår
ECTS	25
Undervisningssted	Campus Aalborg
Modulansvarlig	Ove Kjeld Andersen

ORGANISATION

Studienævn	Studienævnet for Elektronik og IT
Institut	Institut for Elektroniske Systemer
Fakultet	Det Tekniske Fakultet for IT og Design

STATISTIK

2018/2019

MODULETS INDHOLD, FORLØB OG PÆDAGOGIK

Kurset skal understøtte den studerende i læringen af klassisk statistisk analyse af kvalitative måledata

LÆRINGSMÅL

VIDEN

Få forståelse for klassiske metoder til statistisk analyse af kvantitative og kvalitative måledata i forbindelse med designede forsøg. Herunder:

- eksplorative teknikker til dataanalyse
- flersidet variansanalyse
- multipel regressionsanalyse
- kovariansanalyse
- analyse af latinske kvadrater

samt

- logistisk regressionsanalyse
- item-respons analyse
- kontingenstabellanalyse (herunder 2-sidede og 3-sidede tabeller samt betinget uafhængighed)
- kendskab til grafiske modeller.

FÆRDIGHEDER

- anvende en softwarepakke til analyse og fortolkning af data i relation til konkrete forsøg.

KOMPETENCER

- frekvens- og associationsmål, samt vurdere deres statistiske usikkerhed
- at kunne opstille, analysere og kontrollere en statistisk model til beskrivelse af data fra et designet eksperiment
- at kunne på basis af videnskabelige hypoteser formulere, teste og vurdere tilsvarende statistiske hypotesers validitet
- at kunne formidle resultaterne af en statistisk analyse samt diskutere konsekvenser af analysens forudsigelser

UNDERVISNINGSFORM

Forelæsninger med tilhørende opgaveregning.

EKSAMEN

PRØVER

Prøvens navn	Statistik
Prøveform	Skriftlig eller mundtlig
ECTS	5
Bedømmelsesform	7-trins-skala
Censur	Intern prøve
Vurderingskriterier	Som angivet i Fællesbestemmelser for uddannelser

FAKTA OM MODULET

Engelsk titel	Statistic
Modulkode	ESNPDPB3K3DI
Modultype	Kursus
Varighed	1 semester
Semester	Efterår
ECTS	5
Undervisningssprog	Dansk
Tomplads	Ja
Undervisningssted	Campus Aalborg
Modulansvarlig	Ove Kjeld Andersen

ORGANISATION

Studienævn	Studienævnet for Elektronik og IT
Institut	Institut for Elektroniske Systemer
Fakultet	Det Tekniske Fakultet for IT og Design